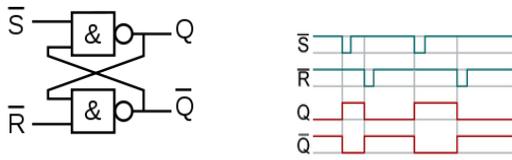
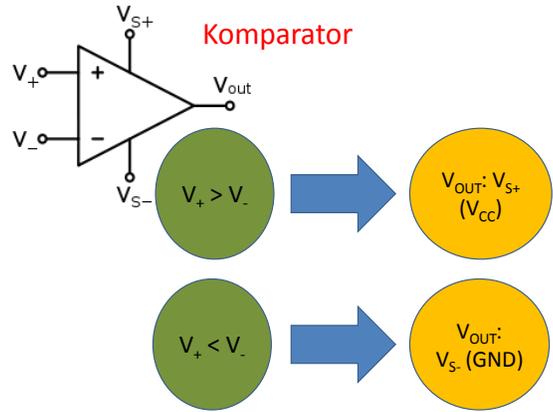


Asynchrones RS-FlipFlop

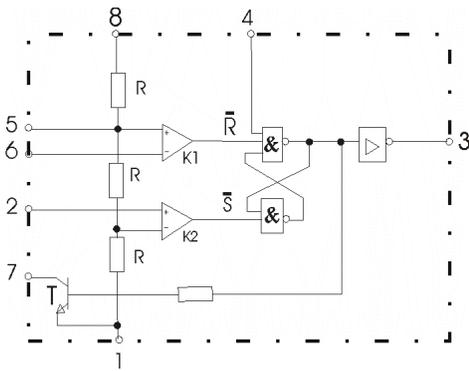


S	R	Q^+
0	0	undefiniert
0	1	1 (gesetzt)
1	0	0 (zurückgesetzt)
1	1	Q (unverändert)

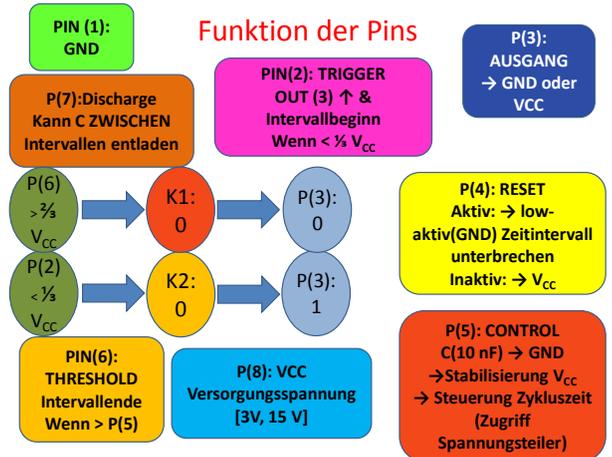
Komparator



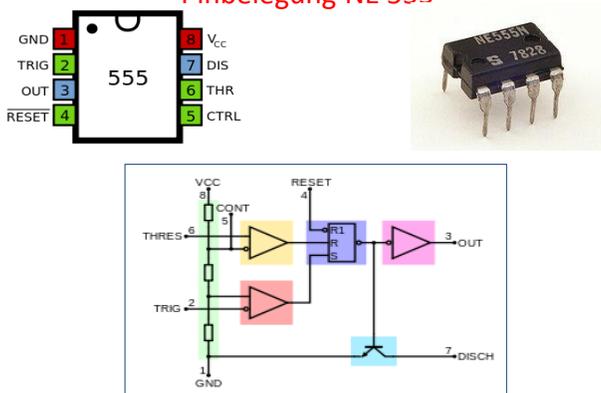
NE 555 - Schaltung



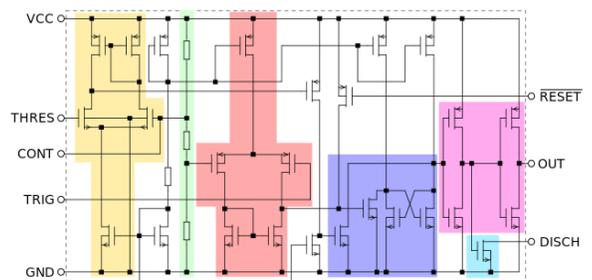
Funktion der Pins



Pinbelegung NE 555



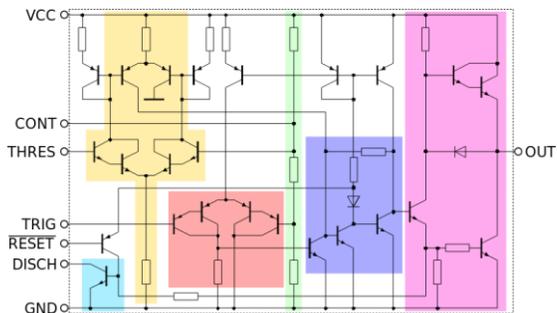
CMOS - Version



Nachteil: geringer maximaler Ausgangsstrom = 10 mA (bei $V_{CC} = 15 V$)

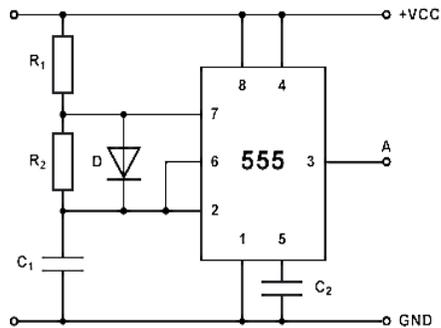
Lösung: Transistorstufe am Ausgang

Bipolarer NE 555

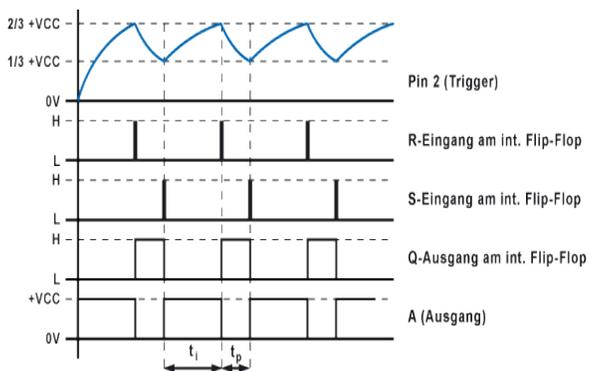


Nachteil: zieht beim Umschalten des Ausgangsverstärkers Hohen Impulsstrom aus Spannungsquelle
Lösung: Stützkondensatoren mit hoher Kapazität (P(1 & 8))

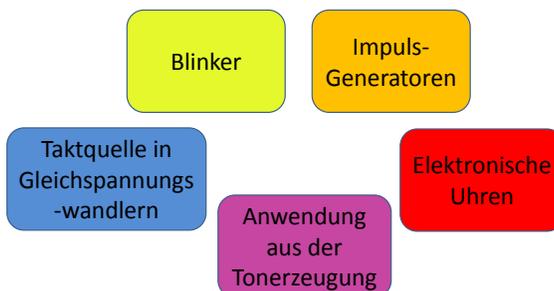
Astabile Kippstufe



Funktionsbeschreibung

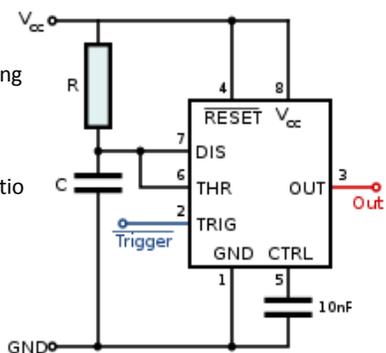


Anwendung



Monostabile Kippstufe

- I. Kapazitätmessung
- II. Timer
- III. Frequenzteiler
- IV. Pulsweitenmodulation (PWM)



Bistabile Kippstufe

Prinzip: nur FlipFlop!
 → Prellfreie Schalter

